

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-253507
(P2012-253507A)

(43) 公開日 平成24年12月20日(2012.12.20)

(51) Int. Cl.

H04B 1/50 (2006.01)

F I

H04B 1/50

テーマコード(参考)

5K011

審査請求 未請求 請求項の数 8 O L (全 19 頁)

(21) 出願番号 特願2011-123541 (P2011-123541)
(22) 出願日 平成23年6月1日(2011.6.1)

(71) 出願人 000153535
株式会社日立メディアエレクトロニクス
岩手県奥州市水沢区真城字北野1番地
(74) 代理人 110000350
ポレール特許業務法人
(72) 発明者 山本 昭夫
神奈川県横浜市戸塚区吉田町292番地
株式会社日立製作所横浜研究所内
(72) 発明者 利根 正純
神奈川県横浜市戸塚区吉田町292番地
株式会社日立製作所横浜研究所内
(72) 発明者 芝 隆司
岩手県奥州市水沢区真城字北野1番地 株式会社日立メディアエレクトロニクス内

最終頁に続く

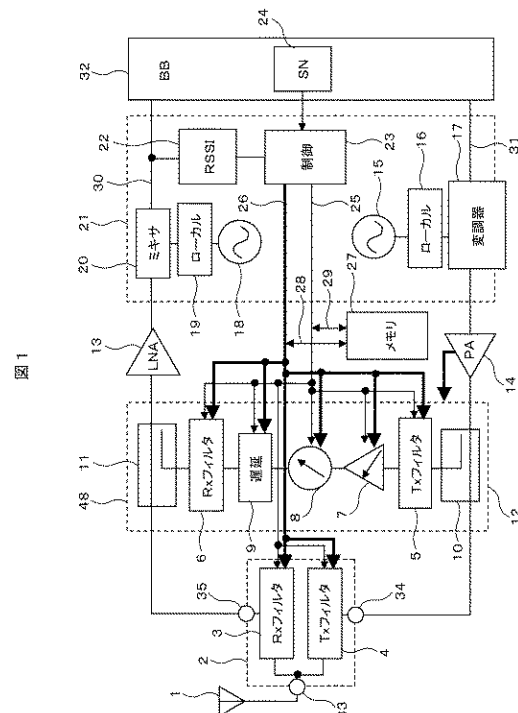
(54) 【発明の名称】 移動通信端末用モジュール

(57) 【要約】

【課題】 小型で信頼性が高く且つ複数のバンドに対応可能な移動通信端末用モジュールを提供する。

【解決手段】 チューナブルフィルタであるDPXと、受信信号に対して漏洩する送信回路からの送信信号とノイズをキャンセルするための妨害キャンセラを備える移動通信端末用モジュールであって、送信系からのキャリアブレーション用信号と受信系の電力検出器RSSIを用いて妨害キャンセラやチューナブルフィルタの性能を最適値に合わせるキャリアブレーションを行い、キャリアブレーションデータを保持して実動作時にデータを読み出すことで良好な送受信特性を実現する。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

アンテナから送信する複数の周波数バンドを有する送信信号を生成し、前記アンテナが受信した複数の周波数バンドを有する受信信号を処理する移動通信端末用モジュールであって、

前記送信信号を生成する送信回路と、

前記受信信号を処理する受信回路と、

前記送信回路が生成した送信信号を前記アンテナに供給し前記アンテナが受信した受信信号を前記受信回路に供給するよう、前記送信信号と受信信号を通過させる周波数特性の可変なフィルタと、

前記送信回路から前記受信回路に漏れこむ前記送信信号と、前記送信回路が発生した前記受信信号の周波数帯域の雑音を、前記受信信号からキャンセルする妨害信号のキャンセル部と、

前記移動通信端末用モジュールの動作を制御する制御部を備え、

該制御部は、

送受信動作の開始前に、前記送信回路が発生した信号を用いて前記フィルタと前記キャンセル部の周波数特性を調整し、

前記フィルタ部の調整においては通過帯域と阻止帯域を個別に調整するように制御することを特徴とする移動通信端末用モジュール。

【請求項 2】

アンテナから送信する複数の周波数バンドを有する送信信号を生成し、前記アンテナが受信した複数の周波数バンドを有する受信信号を処理する移動通信端末用モジュールであって、

前記送信信号を生成する送信回路と、

前記受信信号を処理する受信回路と、

前記送信回路が生成した送信信号を前記アンテナに供給し前記アンテナが受信した受信信号を前記受信回路に供給するよう、前記送信信号と受信信号を通過させる周波数特性の可変なフィルタと、

前記送信回路から前記受信回路に漏れこむ前記送信信号と、前記送信回路が発生した前記受信信号の周波数帯域の雑音を、前記受信信号からキャンセルする妨害信号のキャンセル部と、

前記移動通信端末用モジュールの動作を制御する制御部を備え、

該制御部は、

送受信動作の開始前に、前記送信回路が発生した信号を用いて前記フィルタと前記キャンセル部の周波数特性を調整し、

前記キャンセル部の調整においては阻止帯域の周波数と減衰量を個別に調整するように制御することを特徴とする移動通信端末用モジュール。

【請求項 3】

請求項 1 または請求項 2 に記載の移動通信端末用モジュールであって、

前記フィルタは送信信号を通過させて受信信号を抑圧する送信フィルタと、受信信号を通過させて送信信号を抑圧する受信フィルタを備え、

前記制御部は、

前記送信フィルタの通過帯域を調整する際には前記受信フィルタの周波数特性を前記送信信号が通過する特性に切り替え、前記受信フィルタの通過帯域を調整する際には前記送信フィルタの周波数特性を前記受信信号が通過する特性に切り替えるように制御することを特徴とする移動通信端末用モジュール。

【請求項 4】

請求項 1 または請求項 2 に記載の移動通信端末用モジュールであって、

前記制御部は、前記フィルタと前記キャンセル部の周波数特性を調整する際には、

前記送信回路が発生した信号を前記受信回路で検波しレベル検出した結果に基づいて前

10

20

30

40

50

記周波数特性を調整するように制御することを特徴とする移動通信端末用モジュール。

【請求項 5】

アンテナから送信する複数の周波数バンドを有する送信信号を生成し、前記アンテナが受信した複数の周波数バンドを有する受信信号を処理する移動通信端末用モジュールであって、

前記送信信号を生成する送信回路と、

前記受信信号を処理する受信回路と、

前記送信回路が生成した送信信号を前記アンテナに供給し前記アンテナが受信した受信信号を前記受信回路に供給するよう、前記送信信号と受信信号を通過させる周波数特性の可変なフィルタと、

前記送信回路から前記受信回路に漏れこむ前記送信信号と、前記送信回路が発生した前記受信信号の周波数帯域の雑音を、前記受信信号からキャンセルする妨害信号のキャンセル部と、

前記移動通信端末用モジュールの動作を制御する制御部を備え、

該制御部は、前記送信信号と受信信号が時分割多重される場合には、

前記キャンセル部の動作を停止するように制御することを特徴とする移動通信端末用モジュール。

【請求項 6】

請求項 1 または請求項 2 に記載の移動通信端末用モジュールであって、

前記キャンセル部は、

前記送信回路が生成した送信信号の一部を分配し所定の処理を行った後に、前記フィルタ部が前記受信回路に供給する受信信号と合成するフィードフォワード回路であることを特徴とする移動通信端末用モジュール。

【請求項 7】

請求項 6 に記載の移動通信端末用モジュールであって、

前記キャンセル部は、

前記送信回路が生成した送信信号の一部を分配する分配器と、

該分配器が分配した前記送信信号の振幅を調整する振幅調整器と、

前記分配器が分配した前記送信信号の位相を調整する位相調整器と、

前記分配器が分配した前記送信信号の遅延時間を調整する遅延調整器と、

前記フィルタが前記送信信号に与える周波数特性と略一致した周波数特性を有する T x フィルタと、

前記フィルタが前記受信信号に与える周波数特性と略一致した周波数特性を有する R x フィルタと、

前記分配器、振幅調整器、位相調整器、遅延調整器、T x フィルタ及び R x フィルタで処理された前記送信信号を前記受信信号と合成する合成器

を有することを特徴とする移動通信端末用モジュール。

【請求項 8】

請求項 1 または請求項 2 に記載の移動通信端末用モジュールであって、

前記制御部は、

送受信動作を開始した後においては、前記受信回路が受信した受信信号の SN に基づき前記フィルタと前記キャンセル部の周波数特性を調整するように制御することを特徴とする移動通信端末用モジュール。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、移動通信端末用モジュール及びそれを用いた移動通信端末に関する。特に、例えば WCDMA 方式や LTE 方式等のワイヤレス通信システムに対応した移動通信端末用モジュール及びそれを用いた移動通信端末に関する。

【背景技術】

10

20

30

40

50

【 0 0 0 2 】

携帯電話は既に実用化されている W C D M A (Wideband Code Division Multiplex Access) 方式等のほか、 L T E (Long term Evolution) 方式等の新しい方式が検討されている。 W C D M A 方式や L T E 方式は、送受信同時動作のため、送信周波数と受信周波数は異なる帯域を用いている。これらの方式においては、送受信帯域を分離する D P X (Duplexer) フィルタが用いられる。

【 0 0 0 3 】

D P X の性能を改善する技術としては、非特許文献1にあるように、フィードフォワード技術を用いたものがある。非特許文献1には、フィードフォワード技術を用いた受信側における送信側からの受信帯域雑音の抑圧に関する方式が開示されている。 W C D M A 方式の Band 5 に対応した 8 6 9 ~ 8 9 4 M H z の狭帯域の受信帯域雑音をキャンセルするため、フィードフォワードループは妨害キャンセラ (ノッチフィルタ、利得及び位相調整機能) より構成されている。また、通過周波数を可変とするチューナブルフィルタ (送信系、受信系フィルタを含めた D P X 機能含む) については、特許文献 1 に記載されているように可変素子として M E M S (Micro Electro Mechanical System) 容量を用いた構成について開示されている。

10

【 先行技術文献 】

【 特許文献 】

【 0 0 0 4 】

【 特許文献 1 】 United State Patent , US7446628B2 " POLE - ZERO ELEMENTS AND RELATED SYSTEMS AND METHOD "

20

【 非特許文献 】

【 0 0 0 5 】

【 非特許文献 1 】 " Adaptive Duplexer Implemented Using Single - Path and Multipath Feedforward Techniques with BST Phase Shifter " IEEE Transaction ON Microwave Theory and Techniques , Vol.53 , No.1 , January 2005

【 発明の概要 】

【 発明が解決しようとする課題 】

【 0 0 0 6 】

携帯端末などにフィードフォワード技術を用いた妨害キャンセラやチューナブルフィルタを用いる場合、各ブロックのばらつきを補正するためのキャリブレーションが必要となる。しかしながら、上記特許文献 1、非特許文献 1 とともに制御方法やキャリブレーション技術に関する記載はない。

30

本発明の目的は、妨害キャンセラやチューナブルフィルタを端末に用いるときに好適なキャリブレーション技術や制御方法を提供することにある。

【 課題を解決するための手段 】

【 0 0 0 7 】

上記課題を解決するため、端末の送信系からのキャリブレーション用信号と受信系の電力検出器 (R S S I ; Received Signal Strength Indicator) を用いて妨害キャンセラやチューナブルフィルタの通過帯域特性や阻止帯域特性などの性能を最適値に合わせるキャリブレーションを行い、キャリブレーションデータを保持して実動作時にデータを読み出すことで良好な送受信特性を実現する。チューナブルフィルタは、通過帯域特性と阻止帯域特性を個別にキャリブレーション実施することで最適化を図り、キャンセラは、阻止帯域周波数と阻止帯域の減衰量を個別にキャリブレーションすることで最適化を図る。

40

【 発明の効果 】

【 0 0 0 8 】

本発明によれば、小型で信頼性が高く且つ複数のバンドに対応可能な移動通信端末用モジュールを提供することができる。

【 図面の簡単な説明 】

【 0 0 0 9 】

50

【図 1】実施例における移動通信端末用モジュールの構成例を示すブロック図である。

【図 2】WCDMA、LTE方式で用いる周波数バンドの模式図である。

【図 3】実施例で用いるDPX2の実施例を示す図である。

【図 4】実施例で用いるDPX2の特性模式図である。

【図 5】実施例で用いる妨害キャンセラで用いるフィルタの回路図である。

【図 6】実施例で用いるメモリの構成を説明する図である。

【図 7】メモリのデータの保存と読み出しについて説明するフローチャートである。

【図 8】実施例で用いるキャリブレーション動作を説明するブロック図である。

【図 9】実施例で用いる制御部動作を説明する図である。

【図 10】実施例で用いるキャリブレーション動作を説明するフローチャートである。

10

【図 11】実施例で用いるキャリブレーション動作を説明するブロック図である。

【図 12】実施例で用いる制御部動作を説明する図である。

【図 13】実施例で用いるキャリブレーション動作を説明するフローチャートである。

【図 14 A】実施例で用いる制御部動作を説明する図である。

【図 14 B】実施例で用いる制御部動作を説明する図である。

【図 15】実施例で用いるキャリブレーション動作を説明するフローチャートである。

【図 16】実施例で用いる実動作時制御動作を説明するブロック図である。

【図 17】実施例で用いる実動作時制御動作を説明するフローチャートである。

【発明を実施するための形態】

【0010】

20

以下、本発明の実施の形態について説明をする。

図 1 は、実施例における移動通信端末用モジュールの構成例を示すブロック図である。本実施例の構成は、例えばWCDMA方式等の移動通信端末用モジュールを対象とするが、これに限定されるものではない。

【0011】

はじめに信号の流れを説明する。ベースバンドブロック 32 から出力される送信信号 31 はTxVCO15、ローカル 16 からの信号により変調器 17 で周波数変換され、RFICブロック 21 より出力される。RFICブロック 21 からの信号はPA (Power Amplifier; パワーアンプ) 14 で増幅されてDPX2のTxフィルタ 4 に入力され、フィルタ処理により送信信号帯域を抜き出して、アンテナ 1 から端末の送信信号として出力される。

30

【0012】

一方、アンテナ 1 で受信された受信信号はチューナブルフィルタ 2 のRxフィルタ 3 に入力され、フィルタ処理により受信信号帯域を抜き出されて、LNA (Low Noise Amplifier; 低雑音増幅器) 13 で増幅され、RFICブロック 21 に入力される。RFICブロック 21 に入力された信号は、RxVCO18、ローカル 19 からの信号によりミキサ 20 で周波数変換され、ベースバンドブロック 32 に受信信号 30 として入力される。DPX2は、複数バンドの送受信を可能とするため、Txフィルタ 4 とRxフィルタ 3 は周波数可変とし、制御信号 25 により周波数特性を制御される。

【0013】

40

図 2 は、WCDMA、LTE方式で用いる周波数バンドの模式図である。変化させる周波数帯域は、例えば図 2 に示すように3GPPの規格として決められているバンドに対応可能なものとする。

DPX2の周波数帯域を可変とすることで、従来の固定周波数方式に比べて妨害波の抑圧度が低下する。特にWCDMA方式などの端末では、アンテナ 1 で受信した受信信号に対する最も大きな妨害波は、端末自体から基地局に向かって送信する送信信号である。DPX2での妨害波の抑圧度が低下することにより、DPX2のTxフィルタ 4 とRxフィルタ 3 を通過した前記送信信号が、アンテナ 1 で受信した受信信号に与える妨害は、従来よりも大きくなる問題がある。

【0014】

50

図3は、実施例で用いるDPX2の実施例を示す図である。

図3の(a)にDPX2の構成例を示す。端子33はアンテナ1への接続端子、端子34はTx側への接続端子、端子35はRx側への接続端子である。移相器46, 47を接続してRxフィルタ3とTxフィルタ4がそれぞれの影響を受けないようにする。Rxフィルタ3とTxフィルタ4は例えばL(インダクタンス)とC(容量)で構成されるLCフィルタであり、実施例ではTxフィルタ4はL38, 44とC39, 45、RxフィルタはL36, 42とC37, 43からなる。通過する周波数を可変とするため、C37, 43, 39, 45はスイッチ等で容量値を切り替える機能を持つ。また、Rxフィルタ3はフィルタをスルーパスとするスイッチ40を、Txフィルタ4はフィルタをスルーパスとするスイッチ41をそれぞれ有する。

【0015】

図3の(c)は、可変周波数フィルタの特性例を示したものである。通過帯域は図3の(b)に示したBand1, Band2の帯域を例としている。フィルタを可変特性とすると、固定フィルタの場合に比べてフィルタのQが劣化して減衰特性が劣化するためノッチを入れて、図3の(c)に示すように、Txフィルタ4の性能としてRx帯雑音の抑圧度が20~30dB程度、Rxフィルタ3の性能としてTx帯の抑圧度が20~30dB程度を得る。

【0016】

図4は、実施例で用いるDPX2の特性模式図であり、図3の(a)で示したスイッチ40、スイッチ41を用いた場合の特性例を示す。図4の(a)はスイッチ40, 41ともオープン状態の通常動作特性であり、Txフィルタ4、Rxフィルタ3ともBand1の信号を通過させる設定となっている。図4の(b)はスイッチ41をショートした特性であり、Txフィルタ4出力は平坦な特性となる。図4の(c)はスイッチ40をショートした特性であり、Rxフィルタ3出力は平坦な特性が得られる。

【0017】

従来の固定周波数方式によるDPXの妨害抑圧度は、Rx帯、Tx帯とも50~60dB程度あったのに対して、本実施例で用いる周波数帯域が可変なDPX2の妨害抑圧度は、Rx帯、Tx帯とも20~30dB程度と小さい。このため、図1で示したように、送信信号の受信側への漏れこみをキャンセルする妨害波キャンセラブロック48を用いて、必要な妨害抑圧度を得るようにする。妨害キャンセラ48は、PA14出力の送信信号を分配して妨害波キャンセラに入力する分配器10、Txフィルタ5、振幅調整器7、位相調整器8及び遅延調整器9、Rxフィルタ6、妨害波キャンセラの出力をLNA入力に合成する合成器11のフィードフォワードループにより構成される。このフィードフォワードループでキャンセルされる妨害波は、DPX2を介して送信系から受信系に漏洩してきた送信信号、および同じくDPX2を介して送信系から受信系に漏洩してきた受信信号帯の雑音である。

【0018】

図5は、実施例で用いる妨害キャンセラで用いるフィルタの回路図である。

図5の(a)にTxフィルタ5、図5の(b)にRxフィルタ6の構成例を示す。Rxフィルタ6とTxフィルタ5は例えばL(インダクタンス)とC(容量)で構成されるLCフィルタであり、実施例ではTxフィルタ5はL57, 60とC59, 61、RxフィルタはL51, 54とC53, 55からなる。通過する周波数を可変とするため、C53, 55, 59, 61はスイッチ等で容量値を切り替える機能を持つ。また、Rxフィルタ6はフィルタをスルーパスするスイッチ52を、Txフィルタ5はフィルタをスルーパスするスイッチ58をそれぞれ有する。

【0019】

DPX2に用いるRxフィルタ3、Txフィルタ4および妨害波キャンセラ48に用いる各ブロックは高精度の誤差制御が必要となるため、実際の携帯電話網で信号の送受信を行う実動作前のキャリブレーションと実動作時の誤差調整制御を行う。

キャリブレーションは各ブロックのばらつき補正を行うものであり、キャリブレーション

ンで得たデータは、各ブロックの所要性能を得るための初期制御データとしてメモリ27に保持される。

【0020】

図6は、実施例で用いるメモリの構成を説明する図であり、メモリ27に保存する制御データの例を示す。各バンドに対してT×フィルタ4や振幅調整器7などの最適制御データを、初期値として例えば8ビットデータで保存する。一方、後記するように実動作時の誤差調整制御は、実動作時におけるSNをはじめとするパラメータの、各ブロックの所要性能からのずれを検出して補正をかけるものであり、同じく制御値データとしてメモリ27に例えば8ビットデータで保持する。

【0021】

図7は、メモリのデータの保存と読み出しについて説明するフローチャートである。図7の処理フローを用いて、メモリ27に対するデータの保存と読み出しについて、図中に付したステップ番号(S)を参照しながら説明する。工場などの出荷時に行う初期キャリブレーション後(S701)、メモリ27に各部データを保存格納する(S702)。フィールド等で端末を立ち上げたときに(S703)、例えばBand1を用いる場合に(S704)、メモリ27よりBand1の各部データを読み出す(S705)。この後、各ブロックの誤差調整制御を行い(S706)、Band1の新しいデータとしてメモリ27に保存する(S707)。その後、使用周波数が例えばBand2に変わった場合に(S708)、メモリ27よりBand2の各部データを読み出す(S709)。この後、各ブロックの誤差調整制御を行い(S710)、Band2の新しいデータとしてメモリ27に保存する(S711)。

【0022】

本実施例によれば、ステップS701で各可変ブロックの初期キャリブレーションを行うことで、各ブロックのばらつき補正を行うことができ、またステップS702でキャリブレーションデータをメモリに保存することで、ステップS703での端末立ち上げ時にステップS705で迅速に各ブロックの所要データを読み込むことができる。また、端末動作時に、ステップS706で各ブロックの制御データの誤差調整制御を行うことで、常に良好な端末特性を得ることが可能である。

【0023】

図3、図4と図8～図10を用いて、第1の実施例のDPX2内R×フィルタ3、T×フィルタ4のキャリブレーション動作について説明する。

図8は、実施例で用いるキャリブレーション動作を説明するブロック図である。

図9は、実施例で用いる制御部動作を説明する図である。

図10は、実施例で用いるキャリブレーション動作を説明するフローチャートであり、T×フィルタのキャリブレーションの場合を示しているが、R×フィルタの場合でも図中のT×をR×と置換えれば他は同様であって良いので、R×フィルタのキャリブレーションにおいても図10に基づき説明する。以下、図8のブロック図における動作を、図10のフローチャートに付したステップ番号(S)を参照しながら説明する。

【0024】

図8で示すように、キャリブレーションにはRFIC部21内のT×VCO15からの信号を用いる。DPX2のキャリブレーションとして、図2に示したBand1のキャリブレーションを行う場合の動作について説明する。

はじめにT×フィルタ4のキャリブレーションについて述べる。T×フィルタ4のキャリブレーションでは、通過帯域のキャリブレーションと阻止帯域のキャリブレーションを行う。

【0025】

はじめに通過帯域のキャリブレーション(S1001～S1009)について説明する。T×VCO15、T×ローカル16からの出力キャリブレーション用信号をBand1のT×信号周波数(例えば1950MHz)に設定する。R×フィルタ3は図3で示したスイッチ40をONとしてショート状態とし、図4の(c)に示したようにフィルタ特性をもたず

10

20

30

40

50

、平坦な特性とする。スイッチ40を用いない場合は、R×フィルタのT×帯通過損失が小さくなるようにR×フィルタを制御する(S1002)。このようにすることで、R×フィルタ3の影響を受けずにT×フィルタ4の通過帯域設定を行うことが可能となる。また、R×VCO18、R×ローカル19からのローカル信号をBand1のT×信号周波数+1MHz(例えば1951MHz)に設定する(S1003)。キャリアレーション用信号はPA14を介してDPX2に入力される。

【0026】

制御回路23がT×フィルタ4の周波数特性を制御するための制御データの初期設定値はデフォルト設定(例えば制御ビットの中心値)である(S1004)。T×フィルタ4、スイッチ40を通った信号はLNA13を介して、ミキサ20で図9の(a)に示すように1MHzの信号に周波数変換される。1MHzの信号はRSSI22でレベル検波され(S1005)、検出レベルは制御回路23に報告される(S1006)。

10

【0027】

制御回路23では、基準値と検出レベルを比較し(S1007)、比較結果に応じて制御信号25で検出レベルが高くなるようにT×フィルタ4を制御する(S1007 S1004)。図9の(b)に示すように、例えばRSSI22での検出レベルが最も高くなった制御データの値をBand1のT×フィルタの通過帯域のキャリアレーション結果としてメモリ27に保存する。或いは、RSSI22での検出レベルが所定の基準値以上であれば、その制御データの値をメモリ27に保存しても良い(S1008)。同様のキャリアレーションを必要な全バンドについて実施する(S1009 S1003)。

20

【0028】

次に阻止帯域のキャリアレーション(S1010~S1017)について説明する。T×VCO15、T×ローカル16からの出力キャリアレーション用信号をBand1のR×信号周波数(例えば2140MHz)に設定する。また、R×VCO18、R×ローカル19からのローカル信号をBand1のR×信号周波数+1MHz(例えば2141MHz)に設定する(S1011)。キャリアレーション用信号はPA14を介してDPX2に入力される。

【0029】

制御回路23がT×フィルタ4の周波数特性を制御するための制御データの初期設定値は、デフォルト設定(例えば制御ビットの中心値)である(S1012)。T×フィルタ4を通った信号はLNA13を介して、ミキサ20で図9の(a)に示すように1MHzの信号に周波数変換される。1MHzの信号はRSSI(Received Signal Strength Indicator; 受信電力検出器)22でレベル検波され(S1013)、検出レベルは制御回路23に報告される(S1014)。

30

【0030】

制御回路23では、基準値と検出レベルを比較し、比較結果に応じて制御信号25で検出レベルが低くなるようにT×フィルタ4を制御する(S1015 S1012)。図9の(b)に示すように、例えばRSSI22の検出レベルが最も低くなった制御データの値をBand1のT×フィルタの阻止帯域のキャリアレーション結果としてメモリ27に保存する。或いは、RSSI22での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ27に保存しても良い(S1016)。同様のキャリアレーションを必要な全バンドについて実施する(S1017)。

40

【0031】

次にR×フィルタ3のキャリアレーションについて説明する。R×フィルタ3のキャリアレーションでも通過帯域のキャリアレーションと阻止帯域のキャリアレーションを行う。

はじめに通過帯域のキャリアレーション(S1001~S1009)について説明する。T×VCO15、T×ローカル16からの出力キャリアレーション用信号をBand1のR×信号周波数(例えば2140MHz)に設定する。T×フィルタ4は図3で示したスイッチ41をONとしてショート状態とし、図4(b)に示したようにフィルタ特性をもたず、平坦な特性とする(S1002)。このようにすることで、T×フィルタ4の影響を受け

50

ずに R x フィルタ 3 の設定を行うことが可能となる。また、R x V C O 1 8 , R x ローカル 1 9 からのローカル信号を Band 1 の R x 信号周波数 + 1 M H z (例えば 2141 M H z) に設定する (S 1 0 0 3) 。 キャリブレーション用信号は P A 1 4 を介して D P X 2 に入力される。

【 0 0 3 2 】

制御回路 2 3 が R x フィルタ 3 の周波数特性を制御するための制御データの初期設定値はデフォルト設定 (例えば制御ビットの中心値) である (S 1 0 0 4) 。 スイッチ 4 1 、 R x フィルタ 3 を通った信号は L N A 1 3 を介して、ミキサ 2 0 で図 9 (a) に示すように 1 M H z の信号に周波数変換される。 1 M H z の信号は R S S I 2 2 でレベル検波され (S 1 0 0 5) 、 検出レベルは制御回路 2 3 に報告される (S 1 0 0 6) 。

10

【 0 0 3 3 】

制御回路 2 3 では、基準値と検出レベルを比較し、比較結果に応じて制御信号 2 5 で検出レベルが高くなるように R x フィルタ 3 を制御する (S 1 0 0 7 S 1 0 0 4) 。 図 9 (b) に示すように、例えば R S S I 2 2 の検出レベルが最も高くなった制御データの値を Band 1 の R x フィルタの通過帯域キャリブレーション結果としてメモリ 2 7 に保存する。或いは、R S S I 2 2 での検出レベルが所定の基準値以上であれば、その制御データの値をメモリ 2 7 に保存しても良い (S 1 0 0 8) 。 同様のキャリブレーションを必要な全バンドについて実施する (S 1 0 0 9 S 1 0 0 3) 。

【 0 0 3 4 】

次に阻止帯域のキャリブレーション (S 1 0 1 0 S 1 0 1 7) について説明する。 T x V C O 1 5 , T x ローカル 1 6 からの出力キャリブレーション用信号を Band 1 の T x 信号周波数 (例えば 1950 M H z) に設定する。また、R x V C O 1 8 , R x ローカル 1 9 からのローカル信号を Band 1 の T x 信号周波数 + 1 M H z (例えば 1951 M H z) に設定する (S 1 0 1 1) 。 キャリブレーション用信号は P A 1 4 を介して D P X 2 に入力される。

20

【 0 0 3 5 】

制御回路 2 3 が R x フィルタ 3 の周波数特性を制御するための制御データの初期設定値はデフォルト設定 (例えば制御ビットの中心値) である (S 1 0 1 2) 。 R x フィルタ 3 を通った信号は L N A 1 3 を介して、ミキサ 2 0 で図 9 (a) に示すように 1 M H z の信号に周波数変換される。 1 M H z の信号は R S S I 2 2 でレベル検波され (S 1 0 1 3) 、 検出レベルは制御回路 2 3 に報告される (S 1 0 1 4) 。

30

【 0 0 3 6 】

制御回路 2 3 では、基準値と検出レベルを比較し、比較結果に応じて制御信号 2 5 で検出レベルが低くなるように R x フィルタ 3 を制御する (S 1 0 1 5 S 1 0 1 2) 。 図 9 (b) に示すように、例えば R S S I 2 2 の検出レベルが最も低くなった制御データの値を Band 1 の R x フィルタの阻止帯域キャリブレーション結果としてメモリ 2 7 に保存する。或いは、R S S I 2 2 での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ 2 7 に保存しても良い (S 1 0 1 6) 。 同様のキャリブレーションを必要な全バンドについて実施する (S 1 0 1 7) 。

【 0 0 3 7 】

本実施例では、スイッチを用いて、T x フィルタの通過帯域キャリブレーション時は R x フィルタをスルーモード、R x フィルタの通過帯域キャリブレーション時は T x フィルタをスルーモードとする方式について記載したが、これに限るものではない。例えば T x フィルタキャリブレーション時は R x フィルタを T x フィルタとほぼ同特性に、R x フィルタキャリブレーション時は T x フィルタを R x フィルタとほぼ同特性にする等、T x フィルタキャリブレーション時は R x フィルタが影響を及ぼさないように、R x フィルタキャリブレーション時は T x フィルタが影響をおよぼさないように設定する方式であればどのような方式でも良い。

40

【 0 0 3 8 】

本実施例によれば、T x フィルタ、R x フィルタとも、キャリブレーションにより通過帯域と阻止帯域を個別に最適化することで、通過損失が小さく、妨害抑圧度が高いフィル

50

タ特性が得られる効果がある。また、送信 (Tx) 系からの信号を用い、受信 (Rx) 系の RSSI を用いて信号レベルを検出してフィルタの設定値を決めることにより、フィルタにばらつきがあっても補正可能なキャリブレーション方式を、新たな構成要素を追加せずに既存の構成要素を用いて提供することが可能である。

【0039】

次に図11～図15を用いて、第1の実施例の妨害波キャンセラ48内のTxフィルタ5、振幅調整器7、位相調整器8及び遅延調整器9、Rxフィルタ6のキャリブレーション動作について説明する。妨害波キャンセラ48のキャリブレーション時は妨害波キャンセラ48とともにDPX2も動作させる。DPX2動作時の設定データは先に述べたDPX2キャリブレーション実施後のデータを用いる。

10

【0040】

図11は、実施例で用いるキャリブレーション動作を説明するブロック図である。図11で示すように、キャリブレーションにはRFIC部21内のTxVCO15からの信号を用いる。妨害波キャンセラ48のキャリブレーションとして、図2に示したBand1のキャリブレーションを行う場合の動作について説明する。

図12は、実施例で用いる制御部動作を説明する図である。図12の(a)に妨害波キャンセラ48のキャリブレーション前の、妨害波キャンセラ48出力の周波数特性模式図を示す。Rx抑圧ノッチとTx抑圧ノッチの2つのノッチ特性が見られるが、ノッチ周波数がそれぞれRx信号周波数、Tx信号周波数からずれている。このずれを妨害波キャンセラ48内のTxフィルタ5とRxフィルタ6のキャリブレーションで調整する。

20

【0041】

図12の(b)に示すように、Txフィルタ5のキャリブレーションによりRx抑圧ノッチ周波数をRx周波数にほぼ一致させ、図12の(c)に示すように、Rxフィルタ6のキャリブレーションによりTx抑圧ノッチ周波数をほぼTx周波数に一致させる。Txフィルタ5のキャリブレーション時はRx周波数(Band1の場合は2.14GHz)を用い、Rxフィルタ6のキャリブレーション時はTx周波数(Band1の場合は1.95GHz)を用い、いずれも図12の(d)に示すように例えば1MHzの周波数信号に変換した後、RSSIレベルを検出して、図12の(e)と(f)で示すように、制御ビットによりRSSIレベルが小さくなるようにキャリブレーションを行う。

【0042】

図13は、実施例で用いるキャリブレーション動作を説明するフローチャートであり、Txフィルタ、Rxフィルタのキャリブレーションのフローチャートを示す。以下、図11のブロック図における動作を、図13のフローチャートに付したステップ番号(S)を参照しながら説明する。

30

【0043】

はじめにTxフィルタ5のキャリブレーションを行う(S1301)。TxVCO15、Txローカル16からの出力キャリブレーション用信号をBand1のRx信号周波数(例えば2140MHz)に設定する。また、RxVCO18、Rxローカル19からのローカル信号をBand1のRx信号周波数+1MHz(例えば2141MHz)に設定する(S1302)。キャリブレーション用信号はPA14を介して妨害波キャンセラ48に入力される。

40

【0044】

Txフィルタ5の初期設定値はデフォルト設定(例えばDPX2のキャリブレーションで設定した制御ビット)である(S1303)。Txフィルタ5、振幅調整器7、位相調整器8及び遅延調整器9、Rxフィルタ6を通った信号は合成器11で合成され、LNA13を介してミキサ20で図12の(d)に示すように1MHzの信号に周波数変換される。1MHzの信号はRSSI22でレベル検波され(S1304)、検出レベルは制御回路23に報告される(S1305)。

【0045】

制御回路23では、基準値と検出レベルを比較し、比較結果に応じて制御信号25で検出レベルが低くなるようにTxフィルタ5を制御する(S1306 S1303)。図1

50

2の(e)に示すように、例えばRSSI22の検出レベルが最も低くなった制御データの値をBand1のTxフィルタのキャリブレーション結果としてメモリ27に保存する。或いは、RSSI22での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ27に保存しても良い(S1307)。同様のキャリブレーションを必要な全バンドについて実施する(S1308 S1302)。

【0046】

次にRxフィルタ6のキャリブレーションを行う(S1309)。TxVCO15, Txローカル16からの出力キャリブレーション用信号をBand1のTx信号周波数(例えば1950MHz)に設定する。また、RxVCO18, Rxローカル19からのローカル信号をBand1のTx信号周波数+1MHz(例えば1951MHz)に設定する(S1310)。キャリブレーション用信号はPA14を介して妨害波キャンセラ48に入力される。Rxフィルタ6の初期設定値はデフォルト設定(例えばDPX2のキャリブレーションで設定した制御ビット)である(S1311)。Txフィルタ5、振幅調整器7、位相調整器8及び遅延調整器9、Rxフィルタ3を通った信号は、LNA13を介してミキサ20で、図12(d)に示すように1MHzの信号に周波数変換される。

【0047】

1MHzの信号はRSSI22でレベル検波され(S1312)、検出レベルは制御回路23に報告される(S1313)。制御回路23では、基準値と検出レベルを比較し、比較結果に応じて制御信号25で検出レベルが低くなるようにRxフィルタ6を制御する(S1314 S1311)。図12(f)に示すように、例えばRSSI22の検出レベルが最も低くなった制御データの値をBand1のRxフィルタのキャリブレーション結果としてメモリ27に保存する。或いは、RSSI22での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ27に保存しても良い(S1315)。同様のキャリブレーションを必要な全バンドについて実施する(S1316 S1310)。

【0048】

次に、妨害抑圧度の改善を行う。

図14Aと図14Bは、実施例で用いる制御部動作を説明する図である。妨害抑圧度改善のため、図14Aと図14Bに示すようにノッチの深さを振幅調整器7、位相調整器8及び遅延調整器9のキャリブレーションで調整する。図14Aの(a)はTxフィルタ5、Rxフィルタ6でノッチの周波数をほぼ所望の周波数に一致させた図である。図14Aの(b)で示すように前記と同様な方法により、RSSI22で検出される1MHzの信号レベルに基づきキャリブレーションを行う。

【0049】

図14Aの(b)と(e)に示すように制御回路23が振幅調整器7に与える制御ビットを変化させて、RSSI22での検出レベルが最も低くなるよう振幅調整器7の利得を最適化する。同様にして、図14Bの(c)と(f)に示すように位相調整器8でシフトする位相を、図14Bの(g)と(h)に示すように遅延調整器9で与える遅延を、それぞれキャリブレーションで最適化してノッチの深さを深くする。

【0050】

図15は、実施例で用いるキャリブレーション動作を説明するフローチャートであり、振幅調整器7、位相調整器8、遅延調整器9のキャリブレーションのフローチャートを示す。以下、図15に付したステップ番号(S)を参照しながら、キャリブレーション動作について説明する。

【0051】

はじめに振幅調整器7のキャリブレーションを行うため、妨害波キャンセラ48とDPX(チューナブルフィルタ)2を動作させる(S1501, S1502)。TxVCO15, Txローカル16からの出力キャリブレーション用信号をBand1のTx信号周波数(例えば1950MHz)に設定する。また、RxVCO18, Rxローカル19からのローカル信号をBand1のTx信号周波数+1MHz(例えば1951MHz)に設定する(S1503)。制御回路23がTxフィルタ4と5、Rxフィルタ3と6に与える制御データのキ

キャリブレーション用信号は、P A 1 4 を介して分配器 1 0 で分配されて一方は D P X 2 に入力され、もう一方は妨害波キャンセラ 4 8 に入力される。ここでは、D P X 2 の T x フィルタ 3、R x フィルタ 4、妨害キャンセラ 4 8 の T x フィルタ 5、R x フィルタ 6 は既にキャリブレーションした最適値で制御されているものとする。

【 0 0 5 2 】

振幅調整器 7 の利得を定めるために供給される制御ビットの初期設定値は、デフォルト設定（例えば制御ビットの中心値）である（S 1 5 0 4）。T x フィルタ 6、振幅調整器 7、位相調整器 8 及び遅延調整器 9、R x フィルタ 5 を通った一方のキャリブレーション信号は、合成器 1 1 で D P X 2 を通ってきたもう一方のキャリブレーション用信号と合成される。さらに、L N A 1 3 を介してミキサ 2 0 で、図 1 4 A の（d）に示すように 1 M H z の信号に周波数変換される。1 M H z の信号は R S S I 2 2 でレベル検波され（S 1 5 0 5）、検出レベルは制御回路 2 3 に報告される（S 1 5 0 6）。制御回路 2 3 では、基準値と検出レベルを比較し、比較結果に応じて制御信号 2 5 で検出レベルが低くなるように振幅調整器 7 の利得を制御する（S 1 5 0 7 S 1 5 0 4）。図 1 4 A の（e）に示すように、例えば R S S I 2 2 の検出レベルが最も低くなった制御データの値を、Band 1 の振幅調整器 7 のキャリブレーション結果としてメモリ 2 7 に保存する。或いは、R S S I 2 2 での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ 2 7 に保存しても良い（S 1 5 0 8）。同様のキャリブレーションを必要な全バンドについて実施する（S 1 5 0 9 S 1 5 0 3）。

【 0 0 5 3 】

同様な制御を位相調整器 8 及び遅延調整器 9 についても行い、図 1 4 B の（f）と（h）に示すように、例えば R S S I 2 2 の検出レベルが最も低くなった制御データの値を Band 1 の位相調整器 8、遅延調整器 9 のキャリブレーション結果としてメモリ 2 7 に保存する。或いは、R S S I 2 2 での検出レベルが所定の基準値以下であれば、その制御データの値をメモリ 2 7 に保存しても良い（S 1 5 1 0 ~ S 1 5 1 6、及び S 1 5 1 7 ~ S 1 5 2 3）。本実施例では、キャリブレーションを T x 信号周波数（例えば 1950 M H z）で行ったが、R x 信号周波数（例えば Band 1 では 2140 M H z）など行ってもよいし、T x 信号周波数と R x 信号周波数の両方で行っても良い。

本実施例によれば、送信（T x）系からの信号を用い、受信（R x）系の R S S I を用いて信号レベルを検出して振幅調整器 7、位相調整器 8、遅延調整器 9 の設定値を決めることにより、ばらつきがあっても補正可能なキャリブレーション方式を提供することが可能である。

【 0 0 5 4 】

図 1 6 は、実施例で用いる実動作時制御動作を説明するブロック図である。

ここまで実動作前のキャリブレーション方式について記載してきたが、実動作時は D P X 2、妨害キャンセラ 4 8 の各調整機構は変復調信号処理ブロック 1 5 からの制御により、誤差を管理する方式とする。具体的には、例えば図 1 6 のブロック図で示すように、ベースバンドブロック 3 2 の S N 検出部 2 4 で検出した受信信号の S N が最大となるように制御信号 2 6 により、調整を行う。

【 0 0 5 5 】

図 1 7 は、実施例で用いる実動作時制御動作を説明するフローチャートである。はじめに受信するチャンネルを設定し（S 1 7 0 1）、各調整ブロックに対しキャリブレーションで設定した設定データをメモリより読み出し（S 1 7 0 2）、各ブロックのデフォルト値として、送受信を開始する（S 1 7 0 3）。まず、D P X 2 の T x フィルタ 4 の制御を行う。S N 検出部 2 4 からの S N が基準値以上となるように、制御回路 2 3 が制御を行う（S 1 7 0 5 S 1 7 0 4）。基準値以上となった場合、R x フィルタ 3 の制御も同様に行う（S 1 7 0 7 S 1 7 0 6）。

【 0 0 5 6 】

次に妨害キャンセラ 4 8 の T x フィルタ 5 の制御を行う。S N 検出部 2 4 からの S N が基準値以上となるように、制御回路 2 3 が制御を行う（S 1 7 0 9 S 1 7 0 8）。基準

10

20

30

40

50

値以上となった場合、R×フィルタ6の制御も同様に行う(S1711 S1710)。

引き続き妨害キャンセラ48の振幅調整器7の制御を行う。SN検出部24からのSNが基準値以上となるように、制御回路23が制御を行う(S1713 S1712)。基準値以上となった場合、位相調整器8、遅延調整器9の制御も同様に行う(S1715 S1714、及びS1717 S1716)。フィルタの周波数ずれは性能劣化に対する感度が低いため、DPX2のフィルタの制御と妨害キャンセラ48のフィルタの制御は例えば1フレーム間隔などの長い周期で行い(S1718 S1704)、一方、妨害キャンセラ48の各ブロックの性能のずれは性能劣化に対する感度が高いため制御は1/150フレーム間隔などの短い周期で行う(S1719 S1712)。

【0057】

3GPPで規定されるWCDMAやLTE方式は周波数多重方式だけではなく、送受信を時分割で多重するTDSCDMA(Time Division Synchronous Code Division Multiple Access)方式やTDD(Time Division Duplex)方式も規定される(図2のBand33~Band40など)。この場合、受信時に送信側から送信信号が受信側に漏洩することはないため、キャンセラ48は動作させず、OFFにすることができる。キャンセラ48をOFFにすることで、低消費電流化が可能である。

【0058】

以上、本発明の実施形態を説明したが、これらは本発明を限定するものではない。例えば、図10で示したステップS1001~S1009とステップS1010~S1017を、図示とは逆の順序で行っても良い。図1において、妨害キャンセラ48の内部にあるTxフィルタ5、振幅調整器7、位相調整器8、遅延調整器9、R×フィルタ6の接続順序は異なっても良い。図13で示したステップS1301~S1308とステップS1309~S1316を、図示とは逆の順序で行っても良い。このように各実施形態に対して変更を与えた実施形態、或いは構成要素や動作ステップを追加した実施形態を考えることができるが、いずれも本発明の範疇にある。

【符号の説明】

【0059】

2:可変周波数DPX、3,6:R×フィルタ、4,5:Txフィルタ、7:振幅調整器、8:位相調整器、9:遅延調整器、10:分配器、11:合成器、15:TxVCO、16:Txローカル、22:RSSI、23:制御回路、24:SN検出部、48:妨害キャンセラ。

10

20

30

【図1】

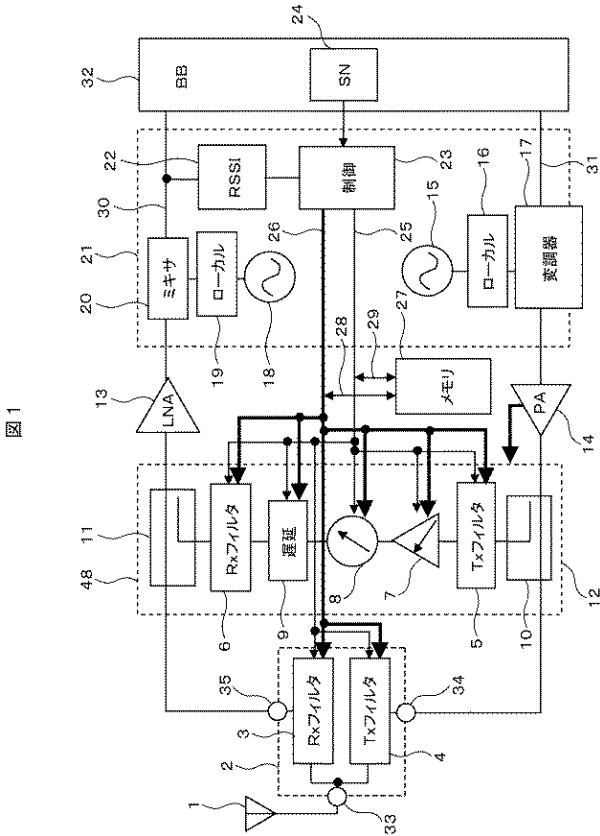


図1

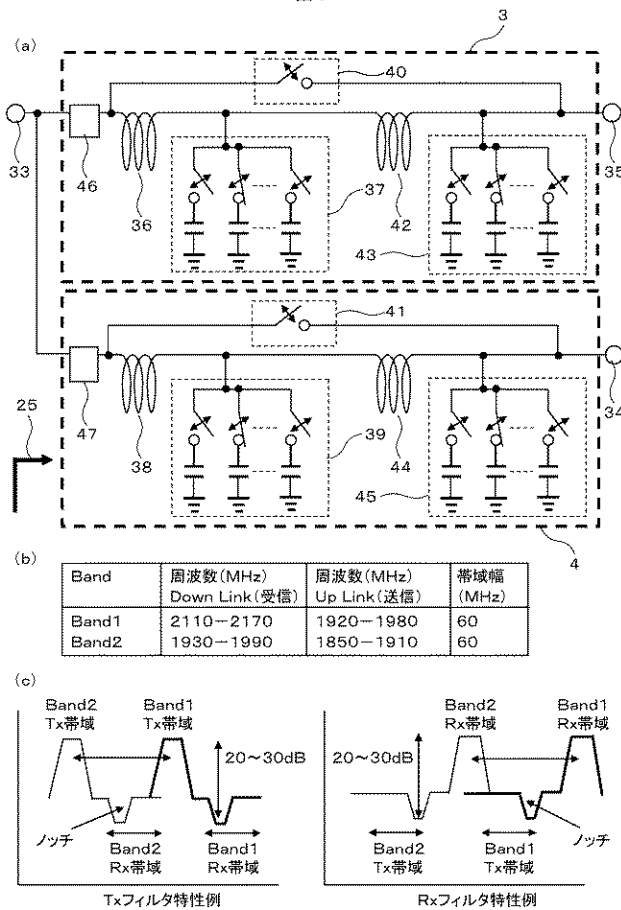
【図2】

図2

バンド	Tx Band(MHz)	Rx Band(MHz)
B1	1920-1980	2110-2170
B2	1850-1910	1930-1990
B3	1710-1785	1805-1880
B4	1710-1755	2110-2155
B5	824-849	869-894
B6	830-840	875-885
B7	2500-2570	2620-2690
B8	880-915	925-960
B9	1749.9-1784.9	1844.9-1879.9
B10	1710-1770	2110-2170
B11	1427.9-1447.9	1475.9-1495.9
B12	698-716	728-746
B13	777-787	746-756
B14	788-798	758-768
B17	704-716	734-746
B18	815-830	860-875
B19	830-845	875-890
B20	832-862	791-821
B21	1447.9-1462.9	1495.9-1510.9
B33	1990-1920	<-
B34	2010-2025	<-
B35	1850-1910	<-
B36	1930-1990	<-
B37	1910-1930	<-
B38	2570-2620	<-
B39	1880-1920	<-
B40	2300-2400	<-

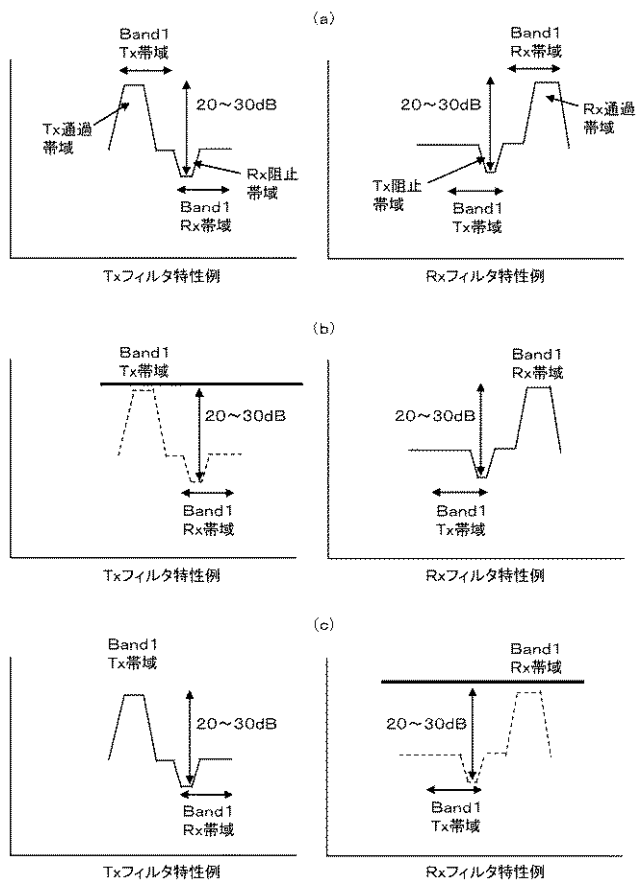
【図3】

図3



【図4】

図4



【 図 5 】

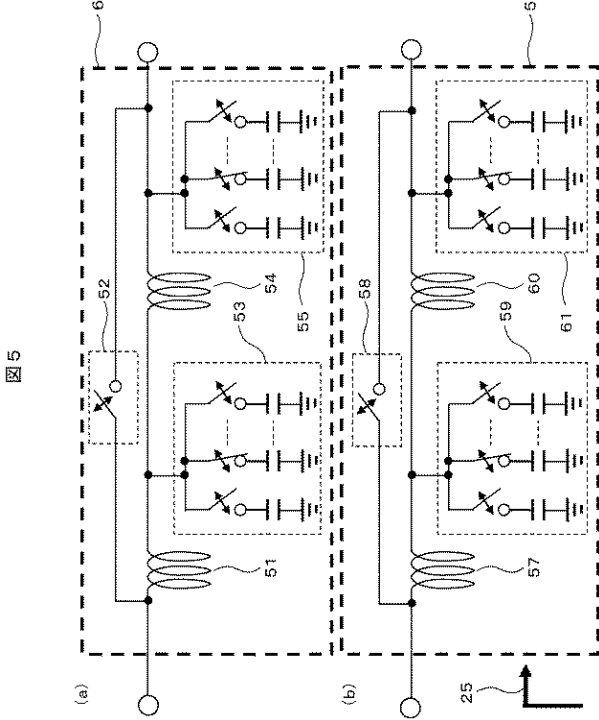


図 5

【 図 6 】

バンド	Txフィルタ4 キャリアレージョン時 初期値8bitデータ 誤差調整制御時 制御値8bitデータ	Rxフィルタ3	Txフィルタ5	Rxフィルタ6	振幅調整器7	位相調整器8	遅延調整器9
B1	---	---	---	---	---	---	---
B2	---	---	---	---	---	---	---
B3	---	---	---	---	---	---	---
B4	---	---	---	---	---	---	---
B5	---	---	---	---	---	---	---
B6	---	---	---	---	---	---	---
B7	---	---	---	---	---	---	---
B8	---	---	---	---	---	---	---
B9	---	---	---	---	---	---	---
B10	---	---	---	---	---	---	---
B11	---	---	---	---	---	---	---
B12	---	---	---	---	---	---	---
B13	---	---	---	---	---	---	---
B14	---	---	---	---	---	---	---
B17	---	---	---	---	---	---	---
B18	---	---	---	---	---	---	---
B19	---	---	---	---	---	---	---
B20	---	---	---	---	---	---	---
B21	---	---	---	---	---	---	---
B33-B40	---	---	---	---	---	---	---

図 6

【 図 7 】

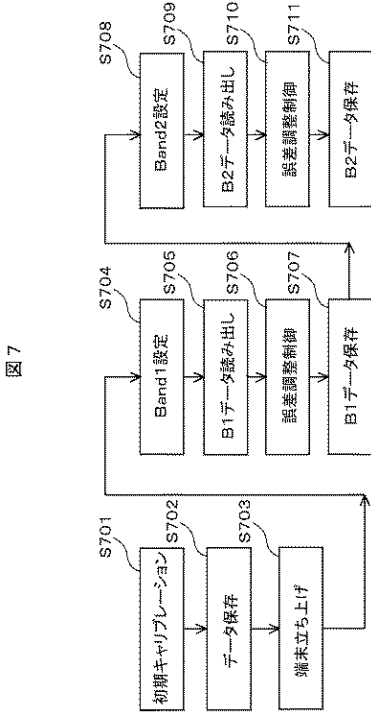


図 7

【 図 8 】

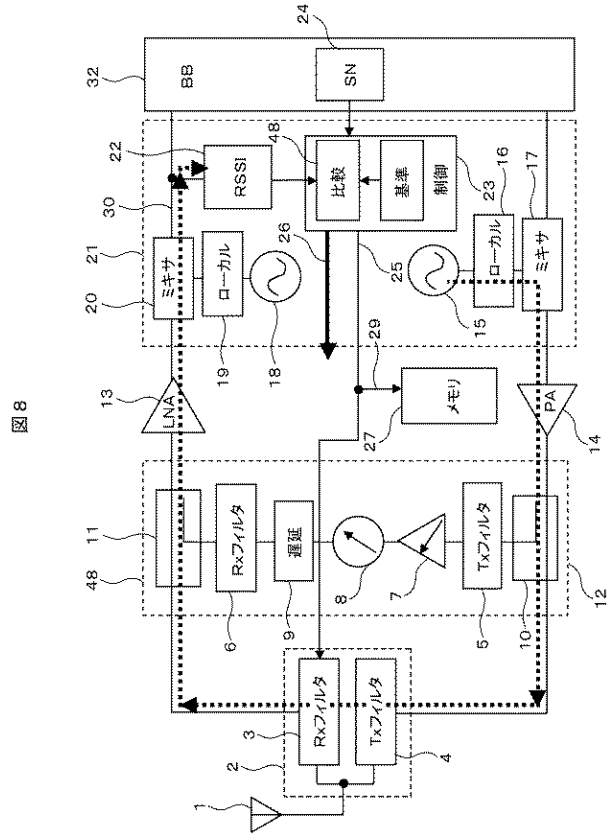


図 8

【 図 9 】

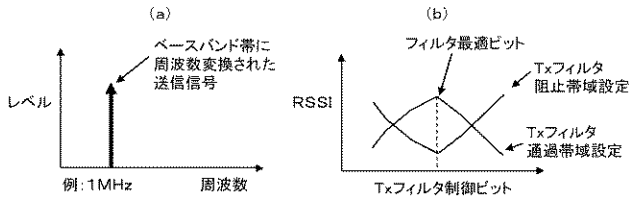


図 9

【 図 10 】

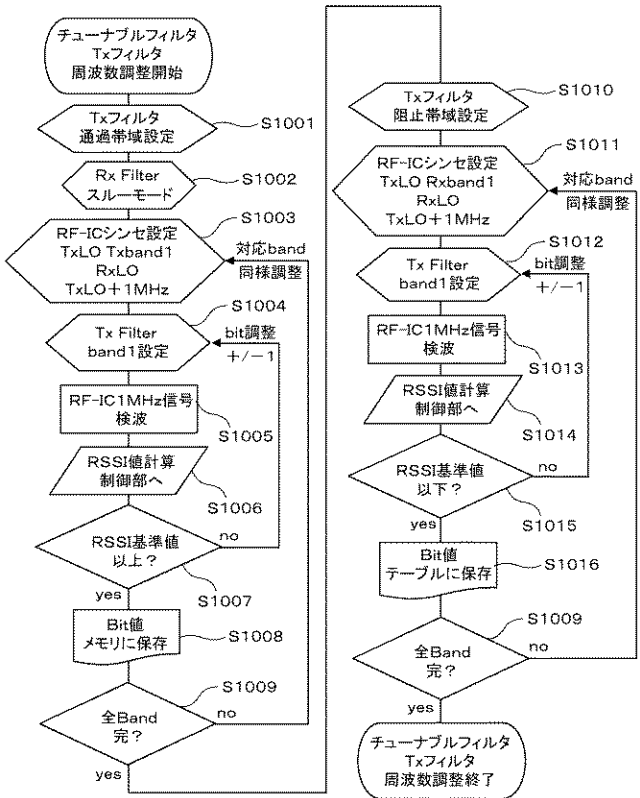


図 10

【 図 11 】

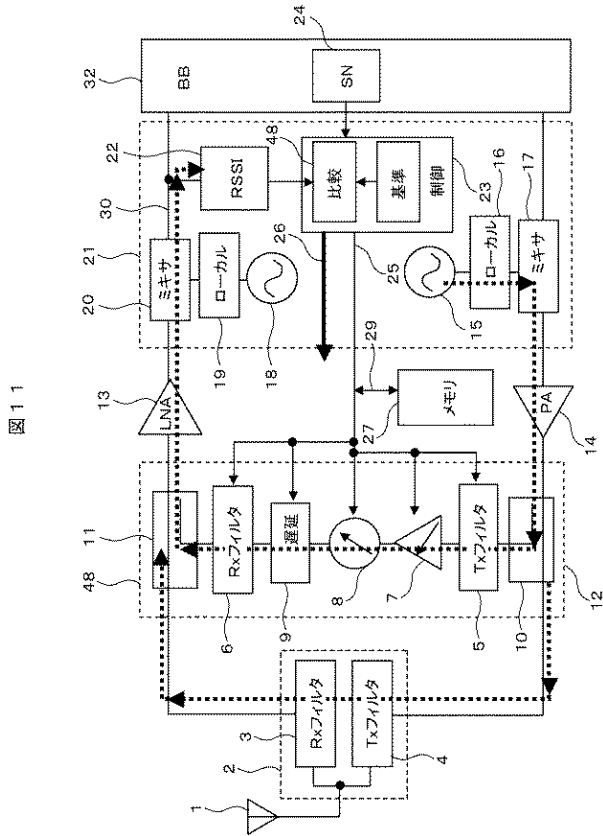


図 11

【 図 12 】

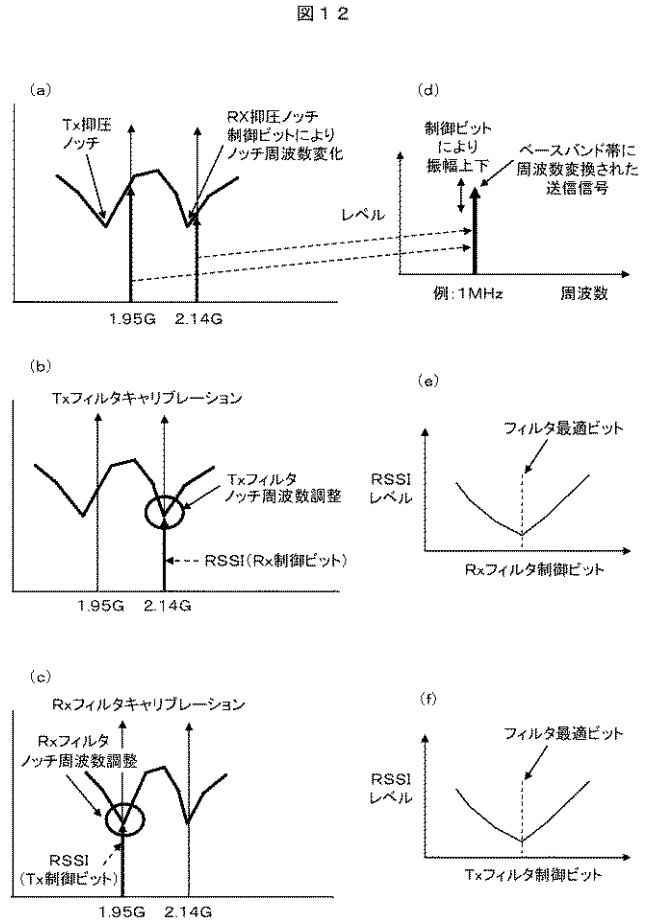
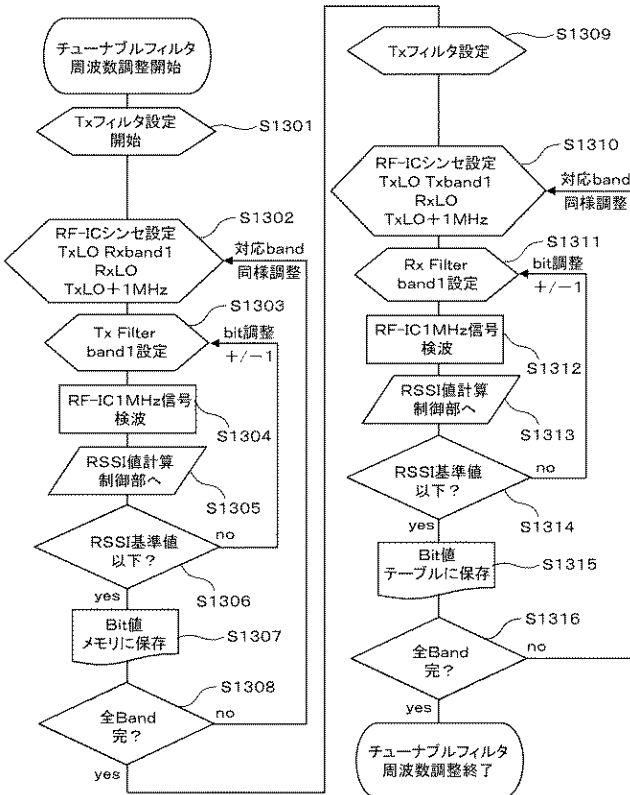


図 12

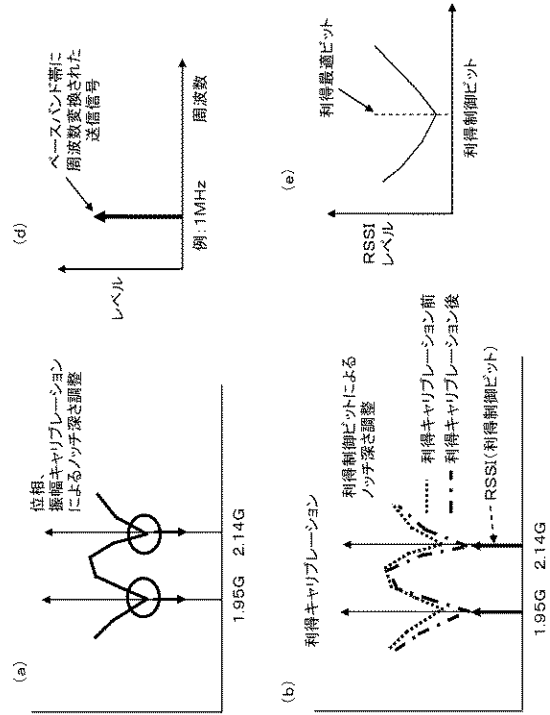
【図13】

図13



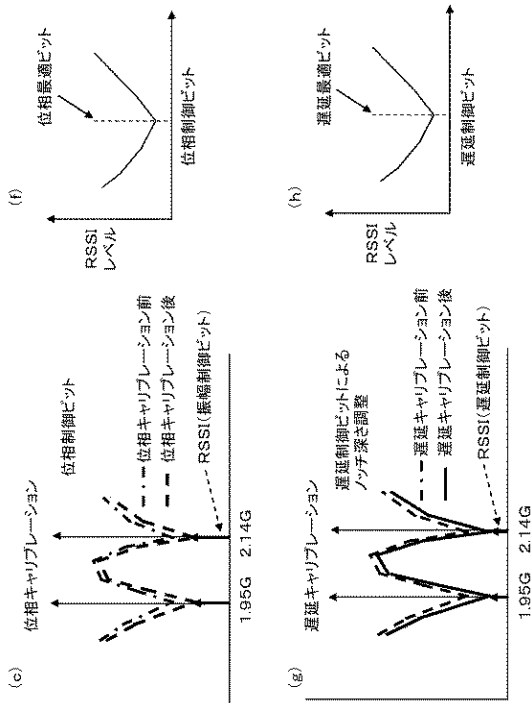
【図14A】

図14A



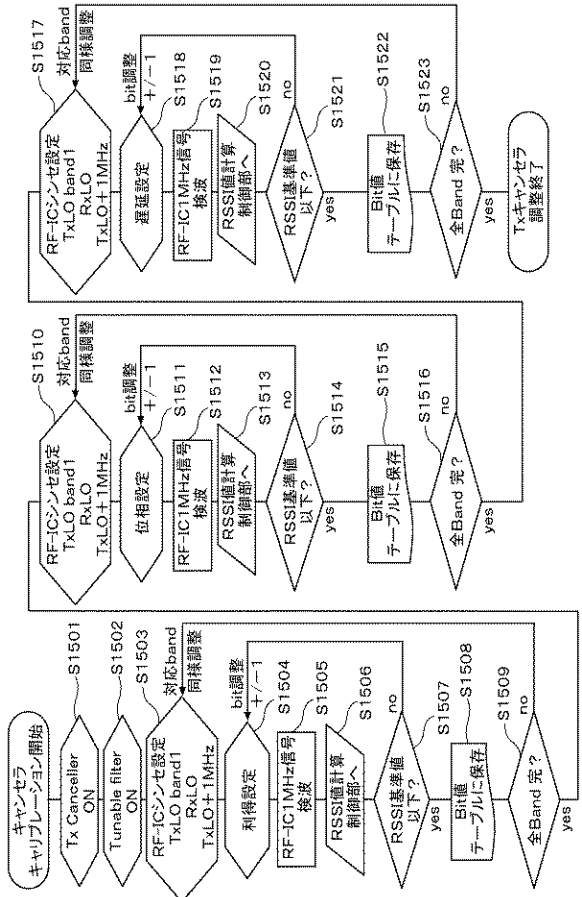
【図14B】

図14B



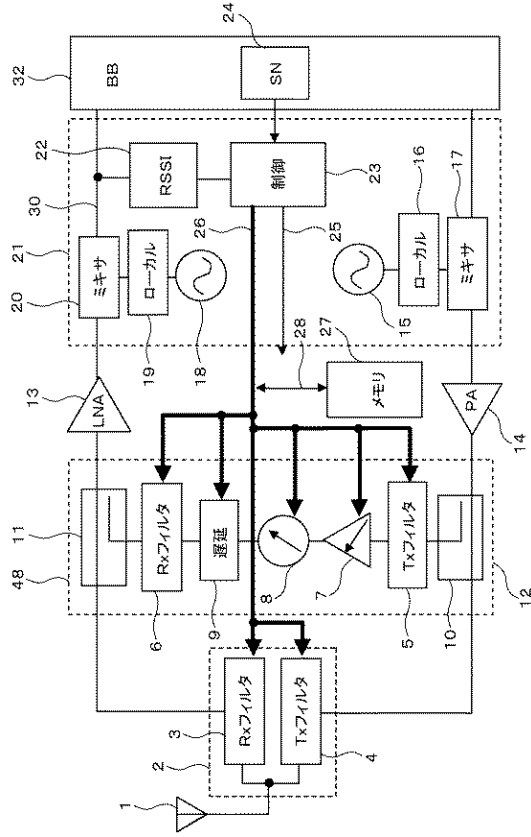
【図15】

図15



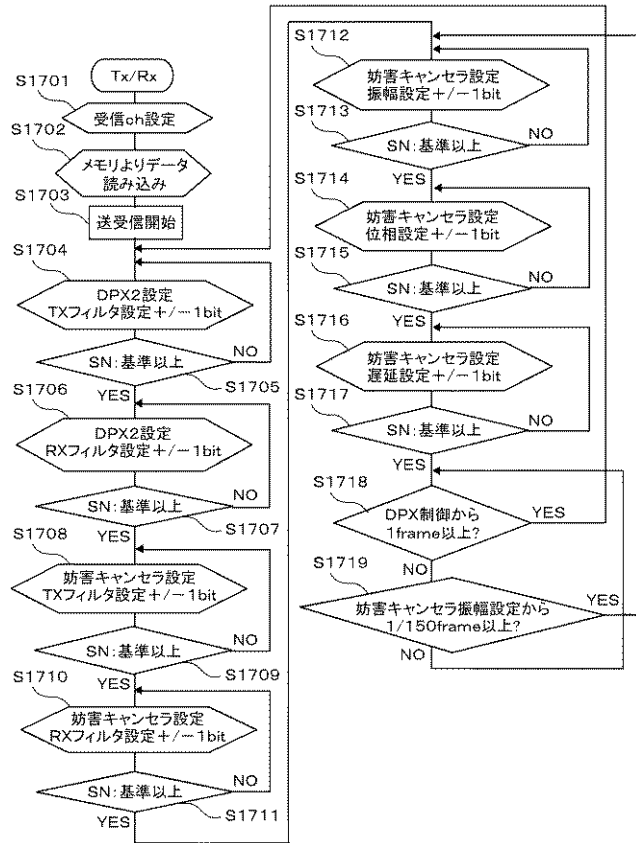
【図16】

図16



【図17】

図17



フロントページの続き

(72)発明者 比企野 治

岩手県奥州市水沢区真城字北野1番地 株式会社日立メディアエレクトロニクス内

Fターム(参考) 5K011 BA03 DA02 DA03 DA06 DA12 DA15 DA21 DA26 DA27 DA28

GA05 JA01 JA03 KA05